



介绍

ACM32F0x0、ACM32FP0x0、ACM32A070 系列芯片打开 RTC 域总线时钟 PCLK 会对 EMI 造成影响，本文将描述与其相关的注意事项。

本应用说明应与相关的用户手册、数据表一同阅读。

1. RTC 域总线时钟 PCLK 说明

系统默认打开 RTC 域总线时钟 PCLK，如需降低对外辐射，减小对 EMI 的影响，可关闭 RTC 域总线时钟 PCLK；RTC 域总线时钟 PCLK 的关闭不影响 RTC 计时、IWDT 的计数、Standby 唤醒功能。

当需要操作 RTC、IWDT、PMU 的寄存器时，请打开 RTC 域总线时钟 PCLK。

System_ACM32F0x0.c 文件中提供了 RTC 域总线时钟 PCLK 使能和禁止函数：

void System_RTC_PCLK_Enable(void)：打开 RTC 域总线时钟 PCLK；

void System_RTC_PCLK_Disable(void)：关闭 RTC 域总线时钟 PCLK。

联系我们

公司：上海爱信诺航芯电子科技有限公司
地址：上海市闵行区合川路 2570 号科技绿洲三期 2 号楼 702 室
邮编：200241
电话：+86-21-6125 9080
传真：+86-21-6125 9080-830
Email: Service@AisinoChip.com
Website: www.aisinochip.com

版本维护

版本	日期	作者	描述
V1.0	2023-06-19	Aisinochip	初始版

本文档的所有部分，其著作权归上海爱信诺航芯电子科技有限公司（简称航芯公司）所有，未经航芯公司授权许可，任何个人及组织不得复制、转载、仿制本文档的全部或部分组件。本文档没有任何形式的担保、立场表达或其他暗示，若有任何因本文档或其中提及的产品所有资讯所引起的直接或间接损失，航芯公司及所属员工恕不为其担保任何责任。除此以外，本文档所提到的产品规格及资讯仅供参考，内容亦会随时更新，恕不另行通知。